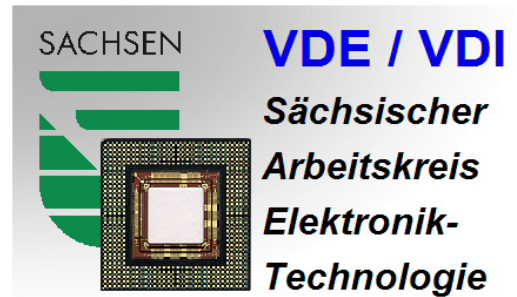


Obmann: Prof. Dr.-Ing. Reinhard Bauer
Hochschule für Technik und Wirtschaft Dresden
e-mail: reinhard.bauer@htw-dresden.de

Koordinierung: Prof. Dr.-Ing. habil. Martin Oppermann, TU Dresden
e-mail: martin.oppermann@tu-dresden.de

<https://www.avt.et.tu-dresden.de/saet/arbeitskreis/>



86. Treffen des Sächsischen Arbeitskreises Elektronik-Technologie



Thema: Innovationen in der Leiterplattentechnik

Datum: Mittwoch, 15. April 2026

Ort: KSG GmbH
Auerbacher Straße 3-5
09390 Gornsdorf

Veranstaltungsort:

**Volkshaus Gornsdorf
Am Andreasberg 5
09390 Gornsdorf**

Die Agenda und eine Anfahrtsbeschreibung finden Sie auf den nächsten Seiten.

Eine schöne Erinnerung an unser Treffen:



Agenda

15. April 2026, 86. Treffen des Sächsischen AK Elektronik Technologie im VDE/VDI

Begrüßung	SAKET / Prof. Dr. Bauer	10:00 – 10:05 Uhr
KSG-Firmenvorstellung	KSG / S. Klöden, CEO	10:05 – 10:15 Uhr
Energieeffiziente PCB-Produktion: CO ₂ reduzieren, Kosten senken	KSG / S. Klöden, CEO	10:15 – 10:45 Uhr
Integration von Funktionalitäten in die Leiterplatte	KSG / R. Fiehler	10:45 – 11:15 Uhr
Kaffeepause		11:15 – 11:30 Uhr
Leiterplatten-Technologien der KSG im Überblick	KSG / S. Schädlich	11:30 – 12:00 Uhr
Mittagsimbiss		12:00 – 12:45 Uhr
Fertigungsrundgang		12:45 – 14:30 Uhr
Leiterplatten-Technologien für Hochfrequenzanwendungen	KSG / M. Schmied	14:30 – 15:00 Uhr
Low-Budget, High-Tech: Der Weg zur kostengünstigen Leiterplatte	KSG / J. Surma	15:00 – 15:30 Uhr
Informationen zum AK / Verabschiedung	SAKET / Prof. Dr. Bauer	15:30 – 15:45 Uhr